Ciclo 1

Distribución de i1 e i2 (en orden)

FR

	bitOc.	etiqueta	dato
F0			4.0
F2	Sí	01	2.5
F4	Sí	04	10.0
F6			3.5

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
i1	01	00	4.0	00	3.5
	02				
	03				

SUMA

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
i2	04	00	4.0	01	....
	05				

MULT/DIV

Ciclo 2: Distribución de i3 e i4 (en orden). Al final del ciclo 2, finaliza i1

FR

	bitOc.	etiqueta	dato
F0			4.0
F2	Sí	02	2.5
F4	Sí	04	10.0
F6	Sí	05	3.5

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
i1	01	00	4.0	00	3.5
i3	02	01	....	00	3.5
	03				

i1

SUMA

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
i2	04	00	4.0	01	....
i4	05	02	....	04	....

i1

MULT/DIV

Ciclo 3: Distribución de i5 e i6. En este ciclo comienzan a ejecutarse i3 e i2

FR

	bitOc.	etiqueta	dato
F0			4.0
F2	Sí	02	2.5
F4	Sí	01	10.0
F6	Sí	03	3.5

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
i5	01	04	....	05	....
i3	02	00	7.5	00	3.5
i6	03	02	....	01	....

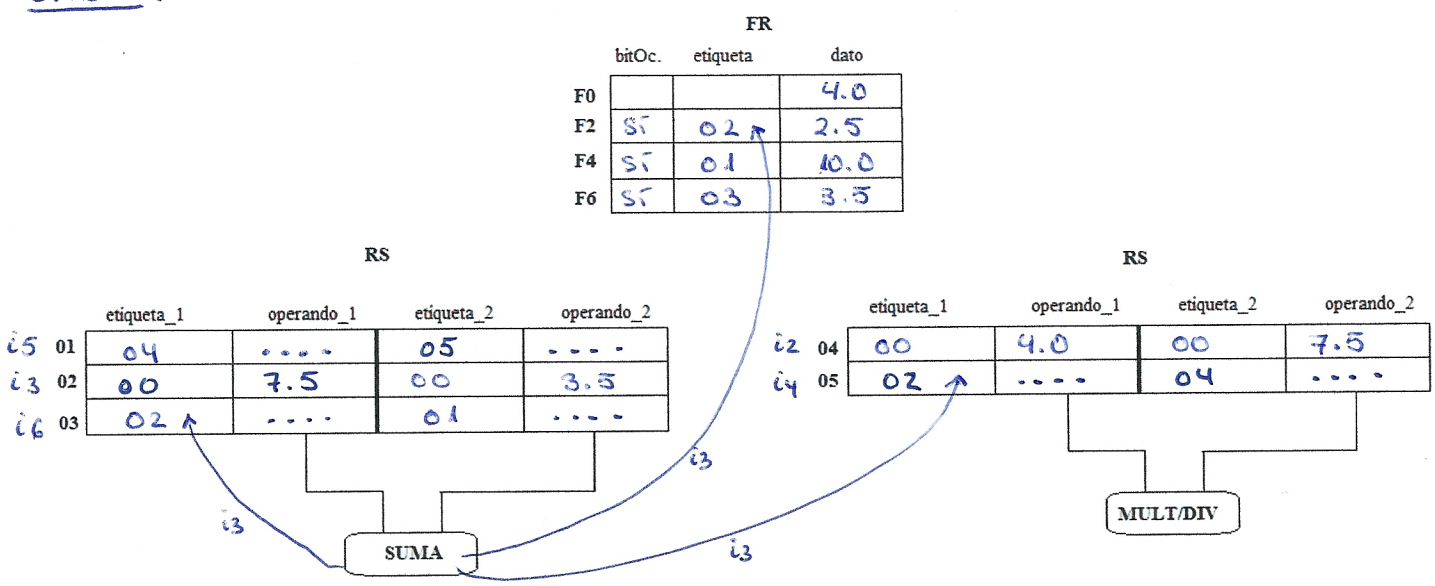
SUMA

RS

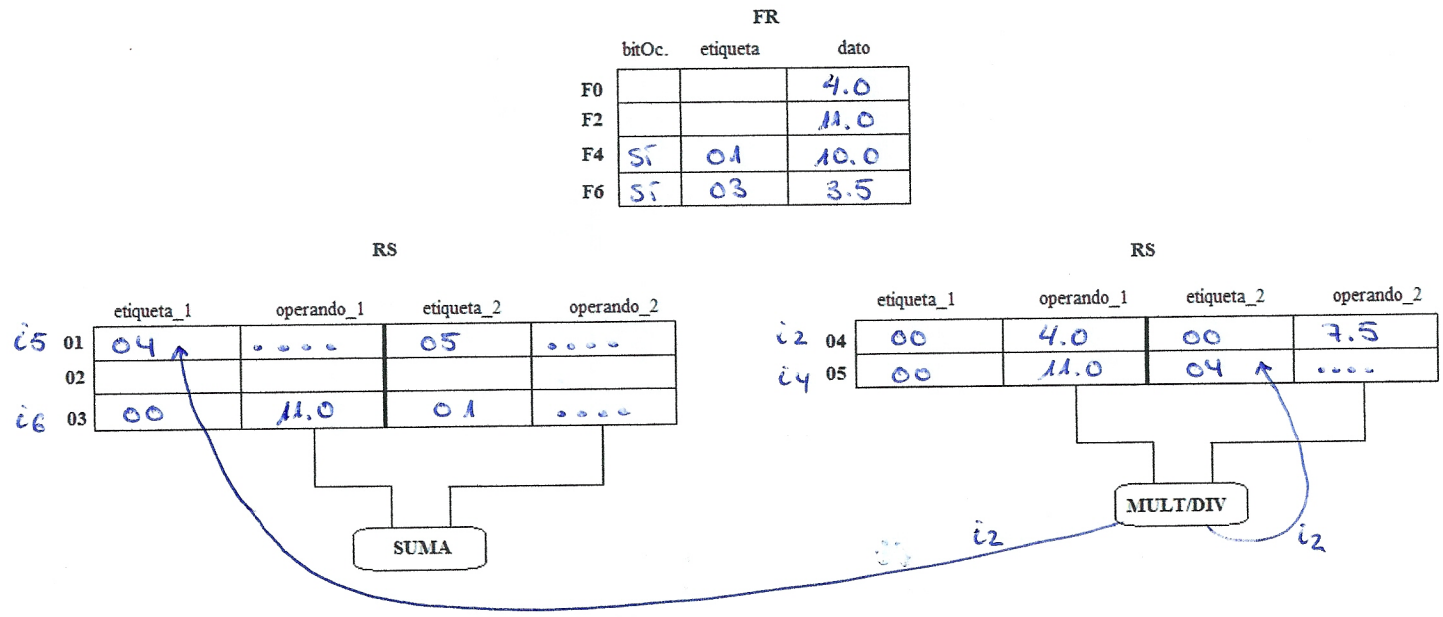
		etiqueta_1	operando_1	etiqueta_2	operando_2
i2	04	00	4.0	00	7.5
i4	05	02	....	04	....

MULT/DIV

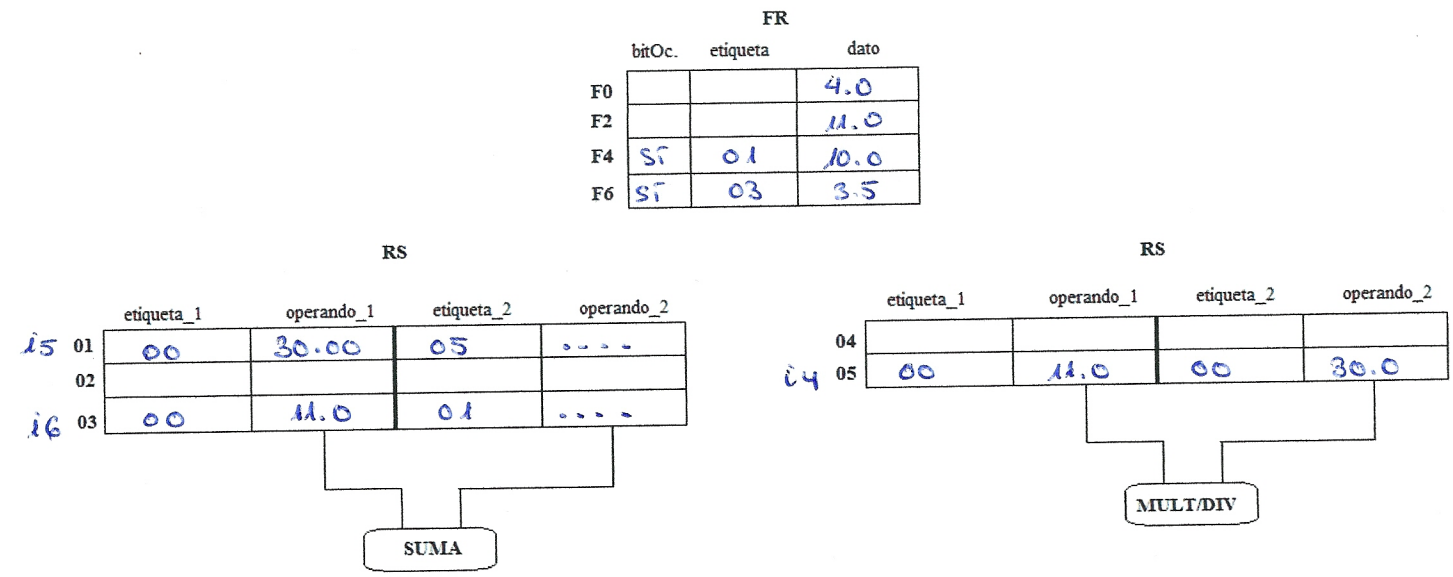
Ciclo 4: En este ciclo termina de ejecutarse i_3



Ciclo 5: En este ciclo termina de ejecutarse i_2



Ciclo 6: En este ciclo comienza a ejecutarse i_4



Ciclo 7: No hay cambios. sigue ejecutándose i4

FR

	bitOc.	etiqueta	dato
F0			4.0
F2			11.0
F4	Sí	01	10.0
F6	Sí	03	3.5

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
i5	01	00	30.0	05	----
	02				
i6	03	00	11.0	01	----

SUMA

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
	04				
i4	05	00	11.0	00	30.0

MULT/DIV

Ciclo 8: Termina de ejecutarse i4

FR

	bitOc.	etiqueta	dato
F0			4.0
F2			11.0
F4	Sí	01	10.0
F6	Sí	03	3.5

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
i5	01	00	30.0	05	----
	02				
i6	03	00	11.0	01	----

SUMA

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
	04				
i4	05	00	11.0	00	30.0

MULT/DIV

i4

Ciclo 9: Comienza a ejecutarse i5

FR

	bitOc.	etiqueta	dato
F0			4.0
F2			11.0
F4	Sí	01	10.0
F6	Sí	03	3.5

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
i5	01	00	30.0	00	330.0
	02				
i6	03	00	11.0	01	----

SUMA

RS

		etiqueta_1	operando_1	etiqueta_2	operando_2
	04				
	05				

MULT/DIV

Ciclo 10: Termina de ejecutarse i5

FR

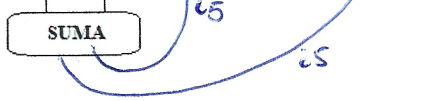
	bitOc.	etiqueta	dato
F0			4.0
F2			11.0
F4	S:	01	10.0
F6	S:	03	3.5

RS

	etiqueta_1	operando_1	etiqueta_2	operando_2
i5 01	00	30.0	00	330.0
02				
i6 03	00	11.0	01	....

RS

	etiqueta_1	operando_1	etiqueta_2	operando_2
04				
05				



i5

i5

Ciclo 11: Comienza a ejecutarse i6

FR

	bitOc.	etiqueta	dato
F0			4.0
F2			11.0
F4			360.0
F6	S:	03	3.5

RS

	etiqueta_1	operando_1	etiqueta_2	operando_2
01				
02				
i6 03	00	11.0	00	360.0

RS

	etiqueta_1	operando_1	etiqueta_2	operando_2
04				
05				

En el Ciclo 12: No hay cambios. Termina de ejecutarse i6

FR

	bitOc.	etiqueta	dato
F0			4.0
F2			11.0
F4			360.0
F6	S:	03	3.5

RS

	etiqueta_1	operando_1	etiqueta_2	operando_2
01				
02				
i6 03	00	11.0	00	360.0

RS

	etiqueta_1	operando_1	etiqueta_2	operando_2
04				
05				

i6

Ciclo 13: Termina de ejecutarse la última instrucción (i6)

FR

	bitOc.	etiqueta	dato
F0			4.0
F2			11.0
F4			360.0
F6			371.0

RS

	etiqueta_1	operando_1	etiqueta_2	operando_2
01				
02				
03				

SUMA

RS

	etiqueta_1	operando_1	etiqueta_2	operando_2
04				
05				

MULT/DIV