

Programación de la asignatura FUNDAMENTOS DE LOS SISTEMAS DIGITALES

Nº	DÍA	TEMA
1.	18/X/11	PRESENTACIÓN
2.	25/X/11	TEMA I
3.	1/X//11	No hay clase
4.	08/XI/11	TEMA II y TEMA III
5.	15/XI/11	TEMA IV
6.	22/XI/11	TEMA V
7.	29/XI/11	TEMA VI
8.	13/XII/11	TEMA VII
9.	20/XII/11	TEMA VII
10.	10/I/12	TEMA VIII
11.	17/I/12	TEMA IX
12.	24/I/12	REPASO

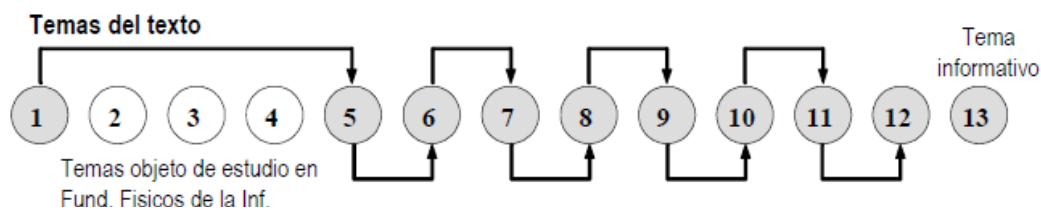
PROGRAMA

El contenido de la asignatura se divide en cuatro Unidades Temáticas que cubren desde las especificaciones de los operadores lógicos necesarios y suficientes para la síntesis de cualquier procesador digital de información hasta la lógica secuencial programable.

- Hemos distribuido ese contenido en 10 temas estructurados a su vez en las siguientes Unidades Temáticas:

Unidad 1. Álgebra de Boole y representación de la información:	
• Tema 1: Exigencias Computacionales del procesamiento digital de la información.	TEMA 1 LIBRO
Unidad 2. Análisis y síntesis de Sistemas Combinacionales:	
• Tema 2: Lógica Combinacional (I): Funciones Aritmético-Lógicas.	TEMA 5 LIBRO
• Tema 3: Lógica Combinacional (II): Ruta de Datos.	TEMA 6 LIBRO
• Tema 4: Lógica Combinacional Programable.	TEMA 7 LIBRO
Unidad 3. Análisis y diseño de Sistemas Secuenciales:	
• Tema 5: Exigencias Computacionales de la Lógica Secuencial: Circuitos Biestables.	TEMA 8 LIBRO

• Tema 6: Introducción al Diseño Secuencial: Contadores y Registros.	TEMA 9 LIBRO
• Tema 7: Temporizadores y Relojes.	TEMA 10 LIBRO
Unidad 4. Memorias:	
• Tema 8: Memorias RAM y CAM.	TEMA 11 LIBRO
• Tema 9: Memorias de Acceso Secuencial.	TEMA 12 LIBRO
• Tema 10: Lógica Secuencial Programable: CPLDs y FPGAs.	TEMA 13 LIBRO No objeto de examen



BIBLIOGRAFÍA

ISBN(13): 9788488667731

Título: ELECTRÓNICA DIGITAL (2a)

Autor/es: Mira Mira, José; Delgado García, Ana Esperanza; Canto Díez, Ma Antonia; Dormido Bencomo, Sebastián

Editorial: SANZ Y TORRES

PROBLEMAS DE ELECTRÓNICA DIGITAL.

Delgado, A.E.; Mira, J.; Hernández, R., Lázaro, J.C.: 1999.

Editorial Sanz y Torres (Pinos Alta, 49. E-28029 Madrid).

EXAMEN:

Esta Prueba Presencial consta de dos apartados claramente diferenciados: Preguntas tipo Test.

Este apartado del examen final es de tipo objetivo (test) y de carácter eliminatorio de forma que la nota obtenida debe ser, al menos, de 5 puntos sobre 10 para que se corrijan las Preguntas Teórico/Prácticas.

La forma de puntuar esta parte del examen es la siguiente:

Los puntos asignados a las pregunta serán proporcional al número de preguntas de esta parte de la Prueba Presencia con el fin de normalizar la nota de 0 a 10.

Cada respuesta incorrecta descuenta la mitad de la puntuación de una correcta y las preguntas en blanco no se contabilizan.

La nota obtenida en esta parte del examen tiene un peso del 30% en la nota final del examen.

Preguntas Teórico/Prácticas.

Esta parte de la Prueba Presencial consiste en una o dos preguntas teórico/prácticas, con uno o varios apartados, en la que el alumno debe demostrar los conocimientos adquiridos referentes al diseño y/o análisis de circuitos combinatoriales y/o secuenciales. Se puntúa sobre 10 y su peso en la nota final del examen es del 70%.

COMIENZO DE LAS CLASES EL 17/X/2011

VACACIONES De Navidad:

•Del 23 de diciembre de 2011 al 8 de enero de 2012, ambos inclusive.

Primeras pruebas presenciales:

•1.ª Del 30 de enero al 4 de febrero de 2012

•2.ª Del 13 al 17 de febrero de 2012

DIRECCIONES DE INTERNET

Página web de la asignatura

- http://portal.uned.es/portal/page?_pageid=93,23043606&_dad=portal&_schema=PORTAL&idAsignatura=71901014&idContenido=1
- <http://www.ia.uned.es/asignaturas/electronicas/descargas/>

Página del Departamento

- <http://www.ia.uned.es/>

Página de la Facultad de Informática

- http://portal.uned.es/portal/page?_pageid=93,161725&_dad=portal&_schema=PORTAL
- http://portal.uned.es/portal/page?_pageid=93,404713&_dad=portal&_schema=PORTAL
repositorio de software

ENLACES DE INTERES

- [familia 7400](#)
- http://en.wikipedia.org/wiki/List_of_7400_series_integrated_circuits

- http://www.uned.es/ca-bergara/ppropias/web_fund_sistemas_digitales/main.html
- http://www.uned.es/ca-bergara/ppropias/Morillo/web_et_dig/et_dig.htm
- <http://medusa.unimet.edu.ve/sistemas/bpis03/clases.htm> karnaugh
- http://meteo.ieec.uned.es/www_Usumeteo1/HTM/Karnaugh%20inicio.htm

SIMULADORES

- <http://www.interactiv.com/>
- <http://www.analog.com/en/index.html>
- <http://us.st.com/stonline/index.htm>
- <http://www.ni.com/academic/multisim.htm>

COLECCIÓN DE EXAMENES

- <http://www.barbastro.unedaragon.org/>
- <http://www.calatayud.unedaragon.org/>

UNED

- www.uned.es

WAINU

- <http://wainu.ii.uned.es/>

BOLUNED (ASOCIACION DE ALUMNOS DE LA UNED)

- <http://www.sindominio.net/aluned/>

Karnaugh

- http://meteo.ieec.uned.es/www_Usumeteo1/ simulador karnaugh